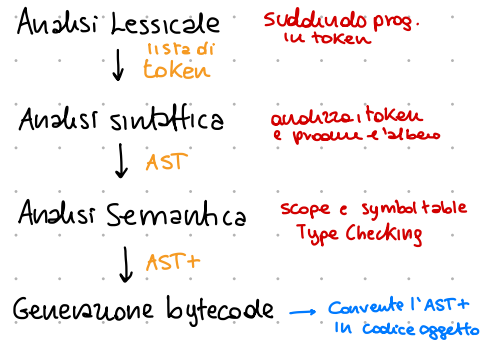
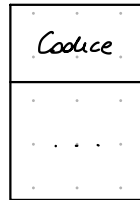


Generazione di codice



Quando vogliamo eseguire un programma:

- Inizialmente il SO ha il controllo
- Viene allocato spazio per il programma
- Il codice viene caricato in quello spazio
- L'OS salta all' entry point del programma



Assumiamo:

- esecuzione sequenziale
- dopo la chiamata di una procedura il controllo ritorna alla riga successiva

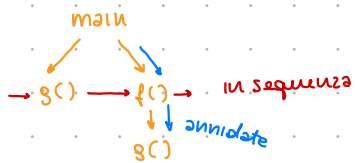
Scope e Lifetime

visibilità

- Scope → concetto statico!
- Lifetime → concetto dinamico! → *durata*

Activation tree

Albero per rappresentare i lifetime delle funzioni.

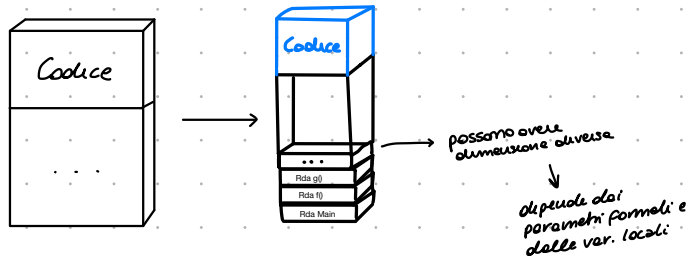


Essendo le funzioni annidate, la struttura dati più comoda è lo stack (pila, LIFO)

- main
- main.g → termina
- main.f
- main.f.g



Le informazioni per gestire le chiamate di funzioni sono negli **AR - Activation Record**.



- Quando $f \xrightarrow{\text{invoca}} g$
- f è sospesa fino alla fine di g
- g servono info. per sapere dove riprendere

Quindi sappiamo che un **AR** è composto da:

- spazio per il valore di ritorno
- parametri attuali
- puntatore al precedente AR → chiamato **Control Link**
- stato della macchina prima della chiamata
- variabili locali
- altri val. temporanei

in breve

var. locali
indirizzo di ritorno
par. attuali
puntatore al prec. AR

Il compilatore deve determinare a **completetime** il layout degli activation record e generare codice che accede correttamente ai campi degli AR.

L'AR viene riempito sia dal chiamato che dal chiamante!

var. locali	} chiamato
indirizzo di ritorno	
par. attuali	} chiamante
puntatore al prec. AR	

Variabili Globali

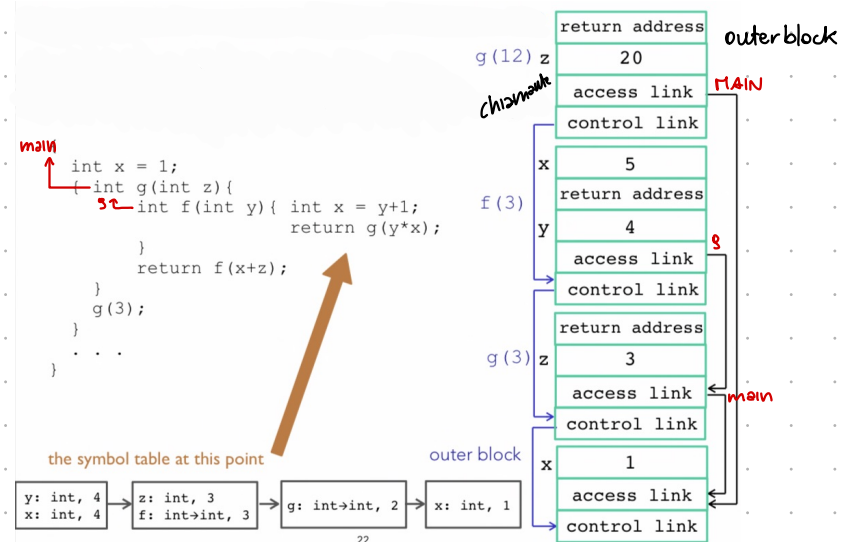
Le variabili globali devono fare riferimento allo stesso elemento in ogni punto del codice

↳ non possiamo metterle in un AR solo

Serve un puntatore per accedere alle variabili dichiarate in **scope esterni**

↳ Quindi un puntatore che punta all'AR più "vicino", chiamato **Access Link**

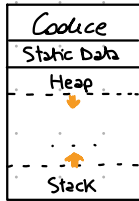
* Garbage Collector *



Quindi:

- La code Area contiene codice
- L'area statica contiene dati non indirizzati fissi (es. var. globali)
- Lo stack contiene gli AR
- Lo heap contiene tutti gli altri dati

Siccome sia heap che stack crescono e non vogliamo collisioni, li mettiamo in zone opposte della memoria.



Definiamo il nostro bytecode

• A0
• RA
• FP
• SP
• AL
• T1

• permette operazioni matematiche che usano registri per operandi e risultati

- add R1 R2 *Somma R1 R2 e metto val. sullo stack*
- addi R1 n
- sub R1 R2
- subi R1 n
- storei R1 n *n salvato in R1*
- move R1 R2 *il valore di R1 copiato in R2*
- pushr R1 *prendo il val. in R1 e copio sul top della pila*
- popr R1 *prendo il valore sul top della pila e salvo in R1*

Per ogni espressione, vogliamo:

- calcolare il valore di e e salvarlo in A0 (registro speciale chiamato *accumulator*)
- preservare lo SP e quindi il contenuto dello stack

Invariante principale

Definiamo una funzione `cgen (SymbolTable T, Node e)` che genera il codice per e

Vediamo alcune Code Gen:

• Costante

$cgen(\pi, n) = storei\ A0\ n$

• espressione

stack

$cgen(\pi, e_1 + e_2)$

$cgen(\pi, e_1)$

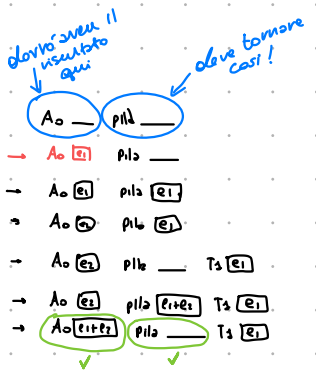
pushr A0

$cgen(\pi, e_2)$

popr T3

add A0 T3

popr A0



Ci serve un'operazione per il controllo di flusso:

• BEQ R1 R2 label salto condizionato

(Salto alla label se R1 = R2) etichetta che ci serve per capire a chi punto del codice saltare

• B label salto incondizionato

con queste due operazioni possiamo generare il codice per l'if then else

Code

$cgen(\pi, if(e_1 == e_2) then e_3 else e_4) =$

label false-if = new label
label true-if = new label
label end-if = new label } dichiarazioni delle label

$cgen(\pi, e_1)$

pushr A0 ← senza questa alla prossima cgen perderei il valore di e1, emendo in A0

$cgen(\pi, e_2)$

popr T3 ← metto in T3 il valore di e1 che avevo lasciato sulla pila mi serve perché BEQ prende due registri

beq A0 T1 true-if ← Se sono uguali salto, altrimenti esegue la nega dopo (l'else)

$cgen(\pi, e_4)$

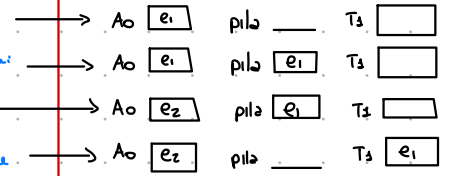
b end-if ← Salto incondizionato alla fine, altrimenti esegueri il codice del then!

true-if:

$cgen(\pi, e_3)$

end-if:

Stato della macchina



in realtà (non importa)

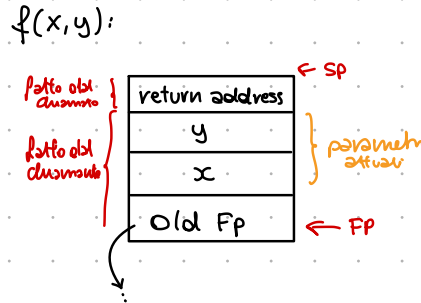
Il codice per le definizioni e le chiamate di funzione dipende dal **layout dell'AR**

- Il risultato è sempre in AO → quindi non serve nell'AR
- Nell'AR ci sono i parametri attuali
- Al termine della funzione, per l'invariante sappiamo che SP si troverà come si trovava prima della chiamata
- dobbiamo salvare il **return address**

Dobbiamo quindi implementare **una pila di AR**

- Ogni AR dovrà avere il puntatore all'AR chiamante
- il puntatore verrà salvato sul registro FP
- FP pointer alla posizione del **primo parametro del chiamato** (che è il valore del precedente AR)

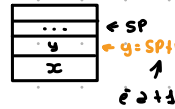
Non ci servono gli access link perché **non abbiamo dichiarazioni annidate**



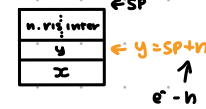
Se abbiamo dei risultati intermedi, questi fanno crescere lo stack e abbiamo problemi con l'offset delle variabili a partire da SP!

↳ **Soluzione:** usiamo FP che punta alla prima var.

Se sono così



ma se ho n ris. allora



↓ quindi partono da giù con FP!



y = FP - 2
x = FP - 1

Code Generation per la chiamata di funzione

- bisogna preparare l'invocazione di funzione
- abbiamo una nuova op. **JSUB label** → salta alla label e salva in RA l'indirizzo della prossima istruzione

Code

cgen($r, f(e_1 \dots e_n)$) =

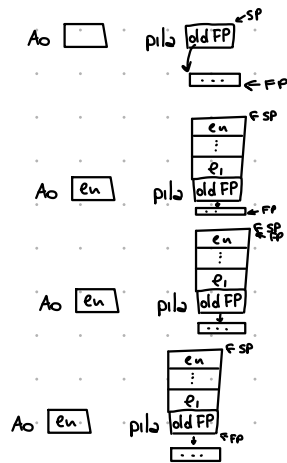
```
pushr FP
cgen(r, e1)
pushr AO
...
cgen(r, en)
pushr AO
```

move SP FP

addi FP n+1

Jsub lookup(r, f).label ← salto alla procedura

Stato della macchina



Code Generation per la definizione di funzione

ci serve l'istruzione per jumpare al return address

• rsub RA

Codice

$cgen(\Gamma, \text{int } f(\text{int } x, \dots, \text{int } x_n) = e) =$

lookup(Γ, f).label:

pushr RA

$cgen(\Gamma, e)$

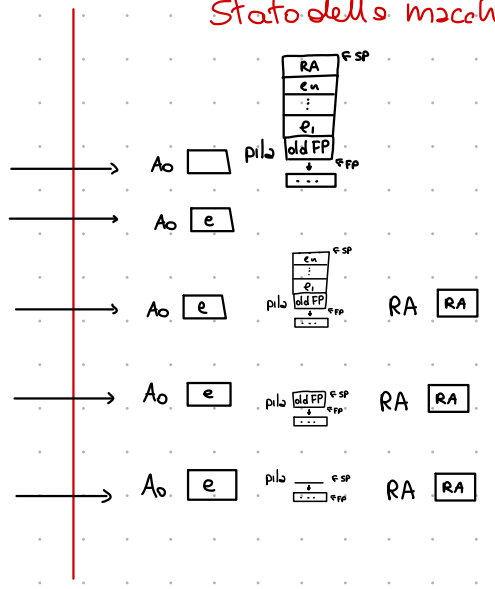
popr RA

addi SP SP n

popr FP

rsub RA → ho fixato tutto.
Jump al return address

Stato della macchina



Code generation per programmi:

$cgen(\emptyset, \text{funzioni } D_1, \dots, D_n; E) =$

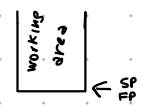
storei SP max_val

storei FP max_val

$cgen(\Gamma, e)$ → dove $\emptyset + D_1 \dots D_n: \Gamma$

halt

$cgen(\emptyset, D_1, \dots, D_n) \rightarrow$ seq. di decl. di funz.



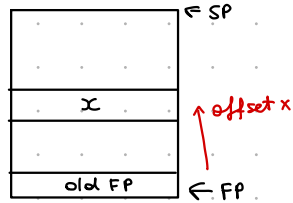
$cgen(\Gamma, D; D') = cgen(\Gamma, D)$
 $cgen(\Gamma', D')$

espandiamo il linguaggio



P → D ; P | E | S
 D → T id(ARGS) = P
 ARGS → id, ARGS | id
 E → int | id | if (E₁ == E₂) then E₃ else E₄
 | E₁ + E₂ | E₁ - E₂ | id(E₁, ..., E_n)
 S → (id = E ; | id(E₁, ..., E_n) ;) +
 T → int | void

- Solo consecutive dichiarazioni annidate
- c'è l'assegnamento



Aggiungo il val della mia variabile x, posto nell'offset indicato nella symbol table.

(Nota: stiamo assumendo che x sia nel nostro AR.)

• x = e

nuova istruzione

load R₁ offset(R₂)

↳ Salvo il valore di R₁ all'indirizzo R₂ + offset

↓ nel pratico si usa così

load AO lookup(π, x).offset(FP)

Fino a Slide 59

il restante è puramente teorico

e **NON DOVREBBERO** essere esercizi

Extra:

Codice AND lazy (se sto valutando e₁ && e₂ e e₁ è falso mi fermo)

cgen(π, e and e')

exit = new label
 cgen(π, e)
 pushr TO 0
 BEQ AO TO exit

[cgen(π, e') ← verificata e'

exit:

Codice While

cgen(π, while(e₁) { e₂ }) =

start:

cgen(π, e₁)
 pushr TO 0
 BEQ AO TO false

[push AO
 cgen(π, e₂)
 Branch START

false: ↑ incondit.

new label: false
 new label: start

Codice For (Python)

cgen(π, FOR i in range(E, E'): S

cgen(π, E) i = AO

LOAD AO → π(i).offset(FP)

cgen(π, E')

push AO

loop

STORE T3 ← π(i).offset(FP)

RGE T3 AO EXIT

cgen(π, S)

cgen(π, i + 1)

LOAD AO → π(i).offset(FP)

POPR AO

PUSH AO } riavvolgo la pile

B LOOP

EXIT:

POP

Codice Do While

cdegen(π, do S while E)

loop = new label

loop cdegen(π, S)

cdegen(π, E)

pushr TO 1

BEQ AO TO loop

Esempio di gen. di codice da esame (19/12/19)

Esercizio 3 (8 punti)

1. Definire la funzione code_gen per il termine do S while E che esegue S, quindi controlla E e se essa è vera riesegue S, altrimenti l'esecuzione termina.
2. Come verifica, si generi il codice di

```
do do ( x:= x+1 ; y:= y+x ) while (x>y) while (y<x+z)
```

dove le variabili x, y e z si trovano ad offset +4 e +8 e +12 del frame pointer FP.

Avevamo il do while come definito sopra:

codegen (Γ, do do (x:= x+1 ; y:= y+x) while (x>y) while (y<x+z))

codegen (Γ, do (x:= x+1 ; y:= y+x) while (x>y)) → codegen (Γ, do (x:= x+1 ; y:= y+x) while (x>y)):

codegen (Γ, x = x+1 ; y = y+x) → codegen (Γ, x = x+1 ;)
 codegen (Γ, y = y+x ;)
 pushr T0 1
 BEQ A0 T0 loop

cgen (Γ, x+1) =
 store A0 Γ(x).offset(4)
 push A0
 cgen (Γ, 1) → A0 [1]
 pop T0
 add A0 T0
 pop A0
 L0 A0 Γ(x).offset(4)

codegen (Γ, x) → ... store
 push A0
 codegen (Γ, y) → ... store
 pop T0
 GT T0 A0 → mette in A0 1 o 0

cgen (Γ, y+x) =
 cgen (Γ, y) → store A0 Γ(y).offset(8)
 push A0
 cgen (Γ, x) → store A0 Γ(x).offset(4)
 pop T0
 add A0 T0
 pop A0
 L0 A0 Γ(y).offset(8)

codegen (Γ, y < x + z)
 pushr T0 1
 BEQ A0 T0 loop

codegen (Γ, y)
 push A0
 codegen (Γ, x+z) → codegen (Γ, x)
 push A0
 codegen (Γ, z) → store A0 Γ(z).offset(12)
 pop T0
 ADD A0 T0
 POP A0

LT T0 A0 → mette in A0 1 o 0
 y x+z 1 0 0