

# ARCHITETTURA D.E.

## Direct Mapped cache

	VALID	TAG	DATA
7	0		
6	0		
5	0		
4	0		
3	0		
2	0		
1	0		
0	0		

12) TAG | LINE CACHE | DATA  
-0 | 000 | 1100

DATA  
DA 0000 → 1111

↳ miss: il tag non corrisponde



Carico in memoria i dati dalla RAM  
(Carico l'intero blocco di Dati)

14) -0 | 000 | 1110

↳ cache hit: con i dati caricati prima

22) -0 | 001 | 0110

↳ cache miss: nuovo indirizzo

24) 0|001|1000

L<sub>0</sub> cache hit

13) 0|000|1101

L<sub>0</sub> cache miss

## PIPE LINE

1) fetch

2) decode

3) operand

4) exec

5) result

